

1998PC8107 WO



PCT
WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales Büro
INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

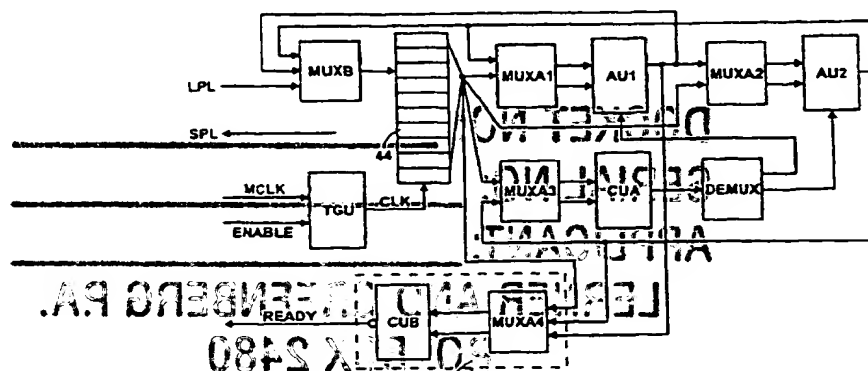
(51) Internationale Patentklassifikation ⁷ : G06F 15/78		A3	(11) Internationale Veröffentlichungsnummer: WO 00/17772
			(43) Internationales Veröffentlichungsdatum: 30. März 2000 (30.03.00)
(21) Internationales Aktenzeichen: PCT/DE99/02891		(81) Bestimmungsstaaten: CN, JP, KR, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).	
(22) Internationales Anmeldedatum: 10. September 1999 (10.09.99)			
(30) Prioritätsdaten: 198 43 663.7 23. September 1998 (23.09.98) DE		Veröffentlicht Mit internationalem Recherchenbericht.	
(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE).		(88) Veröffentlichungsdatum des internationalen Recherchenbe- richts: 27. Juli 2000 (27.07.00)	
(72) Erfinder; und (75) Erfinder/Anmelder (nur für US): ARNOLD, Ralf [DE/DE]; Asterweg 3, D-85586 Poing (DE). KLEVE, Helge [DE/DE]; Schießstättweg 8, D-85290 Geisenfeld (DE). SIEMERS, Christian [DE/DE]; St.-Godehard Strasse 18, D-31139 Hildesheim (DE).			
(74) Gemeinsamer Vertreter: SIEMENS AKTIENGE- SELLSCHAFT; Postfach 22 16 34, D-80506 München (DE).			

ZT GG VM Mch P/Ri
Eing. 07. Aug. 2000
GR
Frist

1002 U.S. PRO
09/816926
03/23/01

(54) Title: CONFIGURABLE HARDWARE BLOCK

(54) Bezeichnung: KONFIGURIERBARER HARDWARE-BLOCK



(57) Abstract

The invention relates to a configurable hardware block which is designed to read data stored in a storage means according to its configuration, to process the read-out data arithmetically and/or logically and to write the data representing the result of the processing into the storage means. The hardware block described is characterized in that it is capable of interacting with external hardware, thereby providing a flexible and universally applicable hardware block.

(57) Zusammenfassung

Es wird ein konfigurierbarer Hardware-Block beschrieben, der dazu ausgelegt ist, abhängig von seiner Konfiguration in einer Speichereinrichtung gespeicherte Daten auszulesen, die ausgelesenen Daten arithmetisch und/oder logisch zu verarbeiten, und das Ergebnis der Verarbeitung repräsentierende Daten in die Speichereinrichtung einzuschreiben. Der beschriebene Hardware-Block zeichnet sich dadurch aus, daß er in die Lage versetzbar ist, mit externer Hardware zu interagieren. Dadurch erhält man einen flexibel und universell einsetzbaren Hardware-Block.